

Semana 01

Análisis de circuito pulsador básico
 Identificación de componente en PCB
 Medición y registro de líneas de continuidad
 Reconocimiento del conexionado en pcb
 Estudio del modelo de circuito pulsador
 Optimización del circuito a esquemático
 Aplicación del circuito divisor de voltaje
 Análisis previo al pulsador de 2 estados
 Estudio circuito Pull Up con pulsador SW
 Simulación de circuito pulsador 2 estados
 Resumen final del circuito pulsador

Semana 02

Análisis del circuito pulsador de 3 estados
 Bosquejo y representación esquemática
 Revisión de líneas en continuidad en PCB
 Cálculo de voltajes en las líneas de la placa
 Comunicación circuito pulsador y el Ic AP
 Análisis de Terminales ADC del Procesador
 Configuraciones de pines Pull up en AP
 Señales de salida en el dominio del tiempo
 Armado y simulación del pulsador 3 estados
 Análisis del circuito pulsador 3 estados
 Recomendaciones finales del análisis

Semana 03

Introducción IC de potencia PMIC-PMU
 Reguladores de baja deserción LDO
 Convertidores de voltaje DCDC tipo buck
 Convertidores de voltaje DCDC tipo boost
 Operación líneas de potencia Smartphones
 Líneas usado para el sensado TS-NTC
 Análisis de bloques internos del PMIC
 Significado Abreviaturas terminales PMIC
 Análisis de voltaje de referencia en los ICs
 Arquitectura interna de un integrado PMIC
 Bloques del PMIC y conexión a terminales

Semana 04

Análisis de circuito internos del PMIC
 Análisis de configuraciones del PMIC
 Análisis circuito de encendido Power On
 Medición de voltajes SetPoint en Tablets
 Medición y verificación de línea Main-Vbat
 Medición y análisis línea VBUS con ACIN
 Medición del selector potencia IPS PMIC
 Terminales de monitoreo y sensado PMIC
 Análisis de líneas LX de los dcdc en PMIC
 Medición de la etapa de carga del PMIC
 Análisis del sensado de corriente en PMIC

- Semana 01
- Semana 02
- Semana 03
- Semana 04

Inscripciones

Whatsapp +51 940 138 963

www.movilcenter-lab.com